

임재희

지금 하고 있는 일: 실리콘나노결정 스퍼터링을 통한 SONOS구조의 플래시 메모리 성능 향상에 대한 연구

성과

- 학술대회참여: Enhanced Charge Trap Characteristics in MOIOS Flash Memory Structure by Silicon Quantum Dots in SiNx (포스터발표, 2023 가을물리학회)

-공동저자논문:M. Gu, H. Jang, H. Ahn, H. Kim, M. Hyun, Y. Park, I. Kwak, S. Nam, J. Im, J. Baik, H. Shin, M. Han, G. Kim, Y. J. Chang, Nano-Mapping of Vertical Contact Electrodes Using Synchrotron Scanning Photoelectron Microscopy, Applied Surface Science, (심사중)